

Det norske FPGA-miljøets møteplass

Onsdag 14. og torsdag 15. februar, 2024,
på Radisson Blu Royal Garden Hotel i Trondheim
(Tutorials/Workshops tirsdag 13. februar)

Invitasjon til å holde foredrag

FPGA-forum arrangeres for 17. gang og ønsker presentasjoner fra industrien og academia om prosjekter, metodikk, teknologi, trender og brukererfaring

Presentasjoner

Vi oppfordrer alle til å komme med forslag til presentasjoner fra sin bedrift eller sitt miljø. Har dere hatt et interessant FPGA-prosjekt, et spennende undervisningsopplegg med FPGA, en spesiell måte å bruke FPGA på, erfaringer fra bruk av verktøy, prosjektstyring/teamdesign, metodikk, designflyt, integrasjon av FPGA, grensesnitt mot omverdenen, programvare i eller mot FPGA, applikasjoner med FPGA, verifikasjon, design, timing, klokking, HW/SW, lab-testing, scripting, fjernstyrt programmering, rekonfigurering eller lignende? Alle vil gjerne høre om andres erfaringer, og med stor bredde i FPGA-miljøet i Norge har de fleste noe å lære av hverandre.

Profilering

Dette er en unik mulighet til å møte et samlet norsk FPGA miljø for å profilere deg og din bedrift. Det har også vist seg å være en god arena for rekruttering og nettverksbygging. Det er vanligvis godt oppmøte fra studenter innen relevante studieprogram på NTNU og andre universitet og høyskoler.

Send inn

Send inn ditt forslag til presentasjon til contact@fpga-forum.no eller en person i komitéen innen fristen som er gitt under fpga-forum.no/call-for-contributions. Merk at denne fristen vil kunne bli løpende endret (utsatt).

Ta med tittel på foredraget og en kort beskrivelse av tema. Presentasjonene vil være på 30 minutter - inkludert tid til spørsmål. Det vil også være mulighet for noen presentasjoner av dobbel varighet. Gi beskjed dersom dette er av interesse. Send gjerne inn flere prioriterte forslag, og gi i så fall beskjed om det kan være aktuelt med to presentasjoner. Merk at deltagende foredragsholdere betaler redusert deltakeravgift (<http://www.fpga-forum.no/registration/>).

En artig dings til utlodning og en gave til alle foredragsholdere

Alle som holder en presentasjon fra norsk industri og academia (utenom komitéen) er med i trekning av en liten elektronisk dings, samtidig som alle mottar en liten gave med FPGA-forum logo på etter sitt foredrag.

Vi holder deg oppdatert

Fra du sender inn ditt bidrag vil vi holde deg oppdatert om utviklingen i programmet. Vi gir deg tilbakemelding når bidraget ditt er vurdert og programmet nærmer seg klart – mest sannsynlig medio/ultimo november. Informasjon, nyheter og program kommer ellers løpende på www.fpga-forum.no.

Vennlig hilsen
FPGA-forum-komitéen

- Arild Kjerstad, Kongsberg
- Heidi Skaar Johannessen, Norxe
- Jan Anders Mathisen, Silica/Xilinx
- Jim Tørresen, Universitetet i Oslo
- Per Gunnar Kjeldsberg, NTNU
- Espen Tallaksen, EmLogic

Har du spørsmål eller innspill så kontakt oss gjerne via
contact@fpga-forum.no