

Det norske FPGA-miljøets møteplass

Onsdag 14. og torsdag 15. februar 2018, Trondheim
(Tutorials/Workshops tirsdag 13. februar)

Invitasjon til å holde foredrag

FPGA-forum arrangeres for 13. gang og ønsker presentasjoner fra industrien og academia om prosjekter, metodikk, teknologi, trender og brukererfaring

Presentasjoner

Vi oppfordrer alle til å komme med forslag til presentasjoner fra sin bedrift eller sitt miljø. Har dere hatt et interessant FPGA-prosjekt, et spennende undervisningsopplegg med FPGA, en spesiell måte å bruke FPGA på, erfaringer fra bruk av verktøy, prosjektstyring/teamdesign, metodikk, designflyt, integrasjon av FPGA, interface mot omverdenen, programvare i eller mot FPGA, applikasjoner med FPGA, verifikasjon, design, timing, clocking, HW/SW, lab-testing, scripting, remote programming, rekonfigurering eller lignende? Alle vil gjerne høre om andres erfaringer, - og med stor bredde i FPGA-miljøet i Norge har de fleste noe å lære av hverandre.

Profilering

Dette er en unik mulighet til å møte et samlet norsk FPGA miljø for å profilere deg og din bedrift. Det har også vist seg å være en god arena for rekruttering og nettverksbygging.

Send inn

Send inn ditt forslag til presentasjon til contact@fpga-forum.no eller en person i komitéen innen 25. oktober. Ta med tittel på foredraget og en kort beskrivelse av tema. Presentasjonene vil være på 30 minutter - inkludert tid til spørsmål. Det vil også være mulighet for noen presentasjoner av dobbel varighet. Gi beskjed dersom dette er av interesse. Send gjerne inn flere prioriterte forslag, og gi i så fall beskjed om det kan være aktuelt med to presentasjoner. Merk at deltagende foredragsholdere betaler redusert deltakeravgift (kr. 5100 i stedet for 6.800).

En artig gadget

Alle som holder en presentasjon fra industri og academia (utenom komitéen) er med i trekning av en liten gadget (de siste årene en iPad, Samsung V7000, Garmin Vivosmart HR, ...).

Vi holder deg oppdatert

Fra du sender inn ditt bidrag vil vi holde deg oppdatert om utviklingen i programmet. Alle Keynotes er allerede på plass. Intel holder opening keynote på «Accelerating a Smart and Interconnected World», mens ARM, GE Healthcare og Tomra holder interessante avslutnings-keynotes de to dagene. Informasjon, nyheter og program kommer løpende ut på www.fpga-forum.no.

Vennlig hilsen
FPGA-forum-komitéen

Har du spørsmål eller innspill så kontakt oss gjerne via
contact@fpga-forum.no

- Arild Kjerstad, Kongsberg
- Hans Jørgen Fosse, Vitoteq
- Jan Anders Mathisen, Silica/Xilinx
- Jim Tørresen, Universitetet i Oslo
- Per Gunnar Kjeldsberg, NTNU
- Espen Tallaksen, Bitvis